

## デジタルオーディオレシーバー基板 RTD-CS8416\_MP01

## 【概要】

RTD-CS8416\_MP01は、デジタルオーディオ(S/PDIF)信号からオーディオシリアル信号を復調する回路の実験用基板です。

CIRRUS LOGIC（シーラスロジック）社製デジタルオーディオインターフェイスIC CS8416を使用し、サンプリング周波数192KHz、語長24ビットまでのオーディオ信号に対応しています。

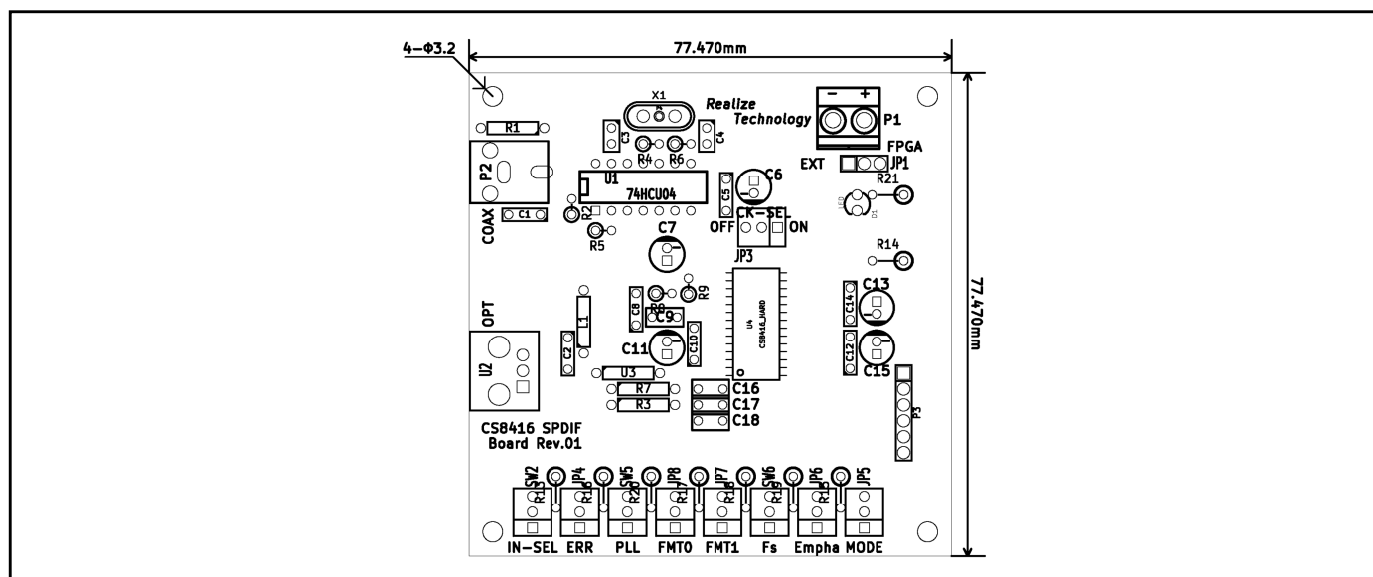
## 【仕様】

- ・ 入力信号：S/PDIFフォーマットのデジタルオーディオ信号
- ・ 対応サンプリング周波数：32KHz～192KHz
- ・ 入力1：RCAピンジャック（COAX）サンプリング周波数32KHz～192KHzまで対応
- ・ 入力2：光コネクタ（角型）サンプリング周波数32KHz～96KHzまで対応
- ・ 出力信号：
  - マスタークロック：MCLK(256fs/128fs)
  - シリアルオーディオデータ：S\_DATA
  - ビットクロック：BITCK(64fs)
  - サンプリングクロック：LRCK(1fs)
- ・ 出力フォーマット（ハードウェアモード時）
  - 24ビット左詰め(Left Justified)
  - 24ビットI2S
  - 24ビット右詰め(Right Justified)
  - AESダイレクト

※ソフトウェアモードでのご使用は、基板の改造が必要です。

- ・ 電源電圧：3.3V単一

## 【基板外形図】



## 【接続説明】

- ・ P2 : RCAピンジャック (COAX) サンプリング周波数32KHz～192KHzまで対応
- ・ U2 : 光コネクタ (角型) サンプリング周波数32KHz～96KHzまで対応
- ・ P1 : 電源供給 (3.3V)  
 ※P3の1pin (+3.3V)、6pin (GND) から供給する場合は、接続不要です。
- JP1 : 電源の供給切換え  
 P1から供給→センターとEXT側をショート  
 P3から供給→センターとFPGA側をショート
- ・ P3 : 信号端子  
 1pin : +3.3V (入力)  
 2pin : マスタークロック (MCLK出力)  
 3pin : シリアルオーディオデータ (S\_DATA出力)  
 4pin : ビットクロック (BITCK出力)  
 5pin : サンプリングクロック (LRCK出力)  
 6pin : GND

## 【ご確認事項】

- ①本基板は、デジタルオーディオインターフェイスレシーバーの実験用基板です。  
 ホビー、実験目的以外でのご使用は控えてください。
- ②本基板では、全てのデジタルオーディオ機器との動作を保証するものではありません。
- ③本基板を使用して生じた結果につきましては、当社は責任を負いかねます事をご了承下さい。
- ④本基板の仕様につきましては、将来予告なしに変更する場合があります。