

D/Aコンバータ基板（8次LPF） RTA- μ PD6376_MP01

【概要】

RTA- μ PD6376_MP01は、D/Aコンバータインタフェースフォーマットの信号からオーディオ信号を復調する回路の実験用基板です。

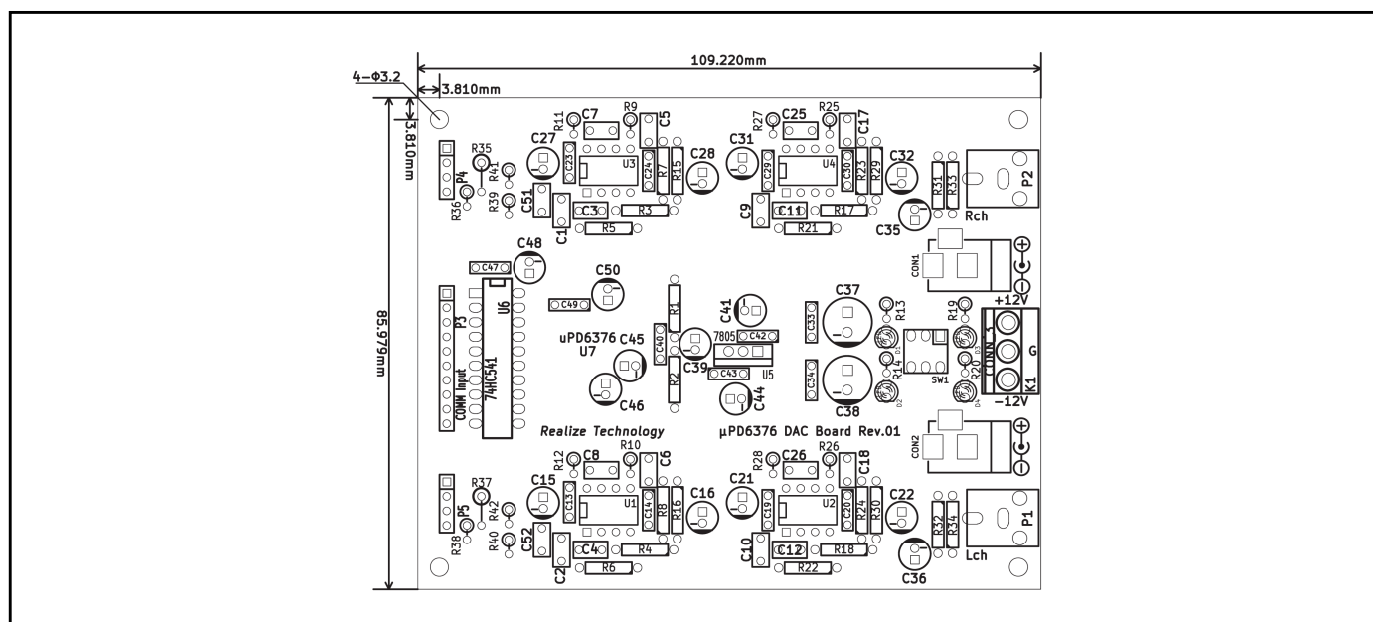
NEC（現ルネサスエレクトロニクス）社製D/AコンバータIC μ PD6376を使用し、サンプリング周波数400KHz、語長16ビットのオーディオ信号に対応しています。

【仕様】

- ・入力信号：D/Aコンバータフォーマットのデジタルオーディオ信号
モード切替信号（L:LRシリアル入力/H:LRパラレル入力）
シリアルオーディオデータ：LRシリアル/LRパラレル
フォーマット：MSB1st 16ビット右詰め(Right Justified)
ビットクロック：BITCK(64fs/32fs)
サンプリングクロック/ワードクロック：LRCK/WRDCK
- ・対応サンプリング周波数：～400KHz
- ・出力信号：アナログオーディオ信号（出力レベル typ.5.6V）
フィルタカットオフ：Typ. fc=21KHz
- ・電源電圧： $\pm 12V$ （標準）

差動入力のローパスフィルタ（LPF）基板としても使用することができます。
チャンネルごとに2カ所のパターンカットが必要です。

【基板外形図】



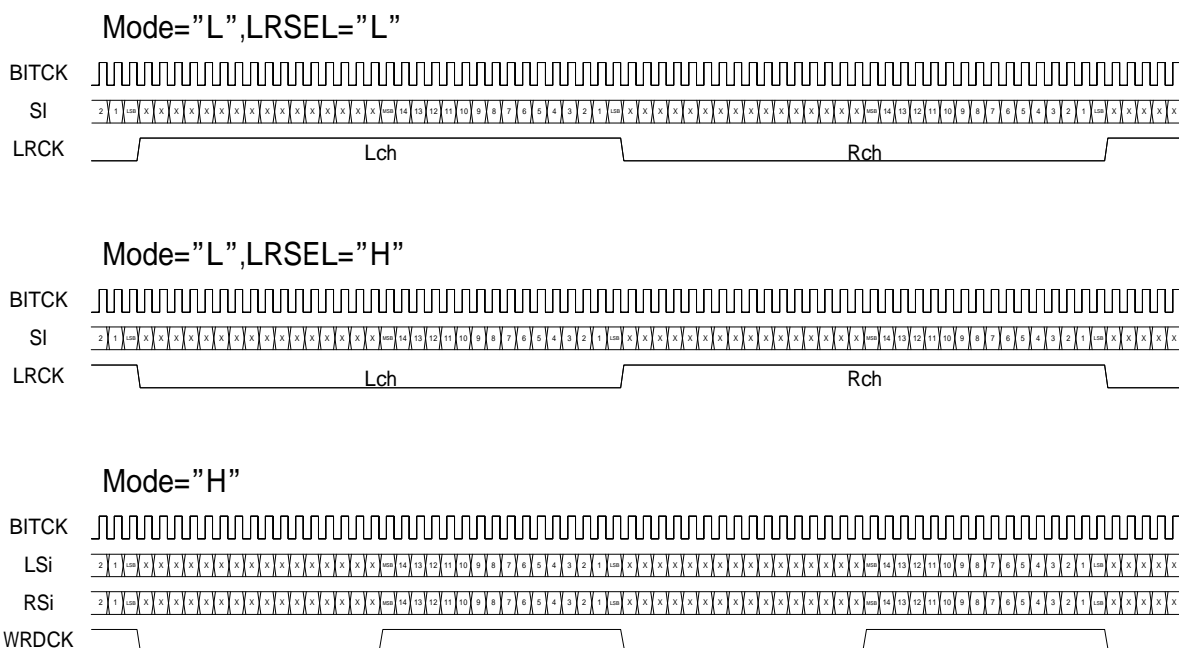
【入出力接続説明】

- ・ P1 : RCAピンジャック Lchオーディオ信号出力
- ・ P2 : RCAピンジャック Rchオーディオ信号出力
- ・ 電源供給 K1電源供給コネクタまたはCON1/CON2のいずれか一方のみ接続
電源電圧 ±12Vもしくは12V出力のDCアダプタを2台のいずれかを接続します。
(DCジャック 外径： 5.5mm、内径： 2.1mm 極性：センタープラス)

・ コネクタ接続説明

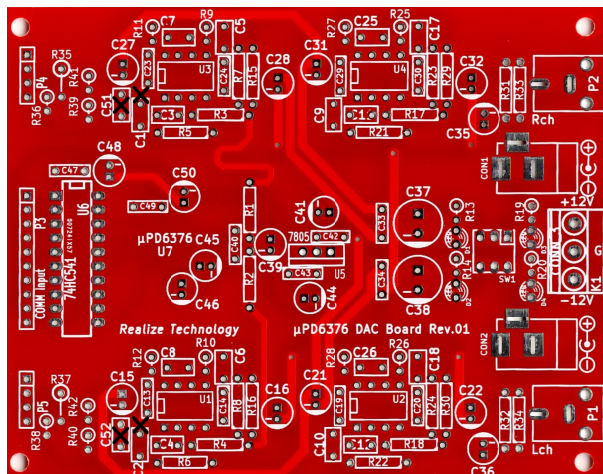
コネクタ	ピン	ピン名	入出力	説明
P3	1	Mode	Input	L:シリアル L/R時分割入力 H:パラレル L/R同時入力
	2	LRCK/WRDCK	Input	Mode="L" : LRCK Mode="H" : WRDCK
	3	LRSEL/RSi	Input	Mode="L" : LRSEL LRクロックの極性 LRSEL="L" LRCK="H" Lch、LRCK="L" Rch LRSEL="H" LRCK="L" Lch、LRCK="H" Rch Mode="H" : RSi Rchデータ入力
	4	NC	—	—
	5	SI/LSi	Input	Mode="L" : SI シリアルデータ入力 Mode="H" : LSi Lchデータ入力
	6	NC	—	—
	7	NC	—	—
	8	NC	—	—
	9	GND	GND	GND
	10	BITCK	Input	ビットクロック

・ タイミングチャート



【差動LPFとして使用する場合】

・パターンカット



×印の4カ所をカットします。

・コネクタ接続説明

コネクタ	ピン	ピン名	入出力	説明
P4	1	NC	—	—————
	2	Rch Nega	Input	Rch 逆相入力
	3	GND	Input	GND
	4	Rch Posi	Input	Rch 正相入力

コネクタ	ピン	ピン名	入出力	説明
P5	1	NC	—	—————
	2	Lch Nega	Input	Lch 逆相入力
	3	GND	Input	GND
	4	Lch Posi	Input	Lch 正相入力

【ご確認事項】

本基板は、D/Aコンバータの実験用基板です。

ホビー、実験目的以外でのご使用は控えてください。

本基板を使用して生じた結果につきましては、当社は責任を負いかねます事をご了承下さい。

本基板の仕様につきましては、将来予告なしに変更する場合があります。